Digital System Design Lab

Lab 1

Breadboard Techniques and Logic Function Demonstration

Student ID: D1166506

Name: 周嘉禾

Date: 2023/09/13

1. **Objectives**

* To become familiar with the Digital Tool Kit
* To learn how to build and test digital circuits using the Breadboard
* To learn about basic logic functions such as AND, OR, NOT

1. **Theorem**
2. **Experimental Results**

一張含有 文字, 電子產品, Rectangle, 室內 的圖片

自動產生的描述

* 1. **AND gate**

一張含有 行, 圖表, 螢幕擷取畫面, 字型 的圖片

自動產生的描述

* 1. **OR gate**

一張含有 行, 圖表, 字型, 數字 的圖片

自動產生的描述

* 1. **NOT gate**

一張含有 圖表, 行, 寫生, 工程製圖 的圖片

自動產生的描述

1. **Comments**

* Say something about what you’ve learned and seen from this lab.
* Try to answer the “what if “ questions.

1. **Problems & Solutions**
2. **Feedback**

建議第一標題使用 14 號粗體、第二標題 12 號粗體、第三標題 12 號斜體、內文 12 號；字體中文標楷體、英文 Times New Roman。